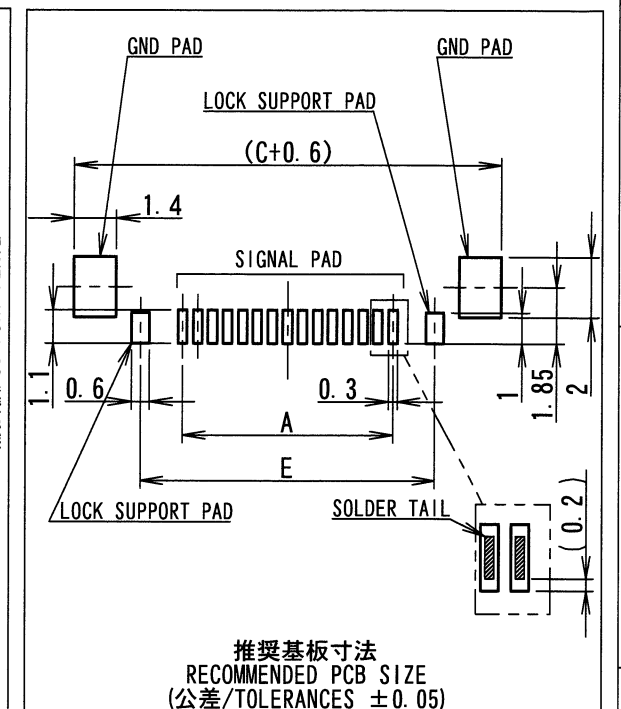
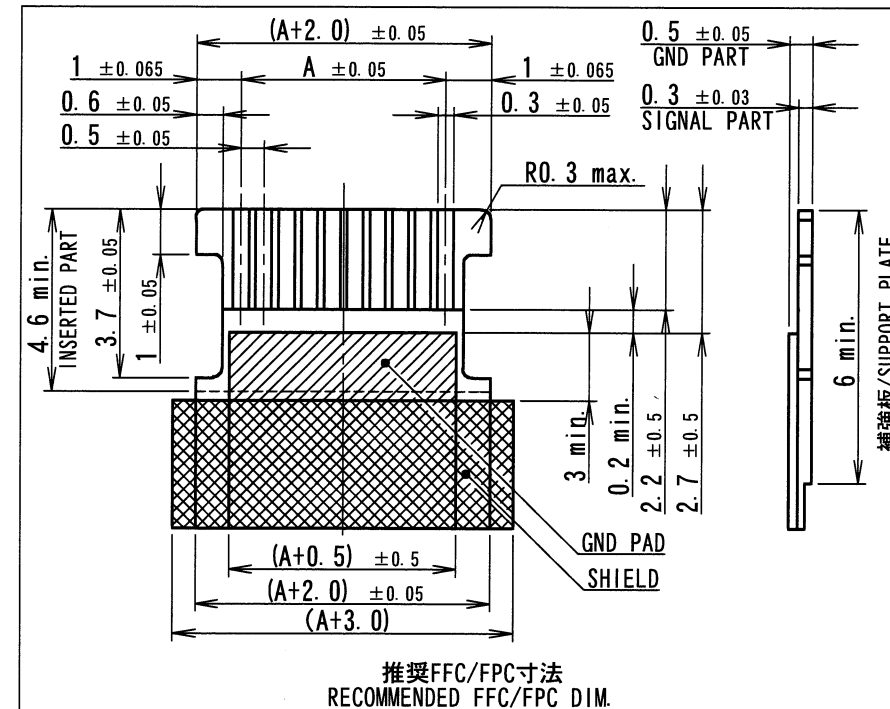
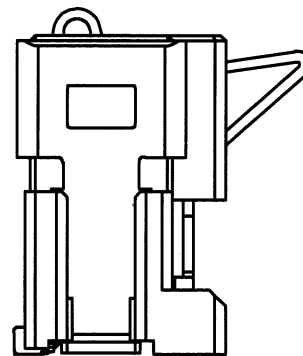
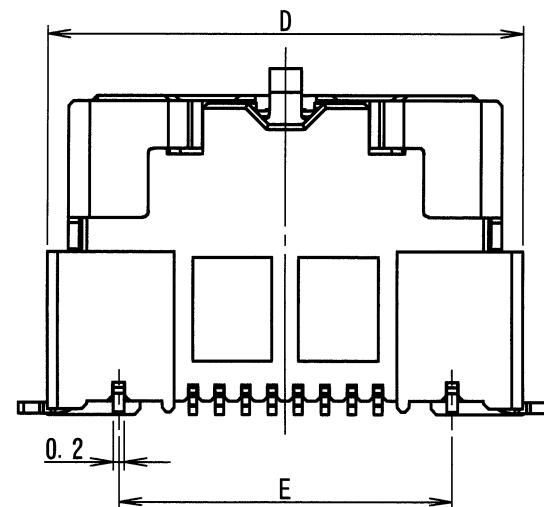
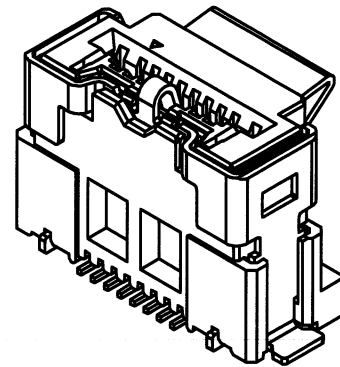
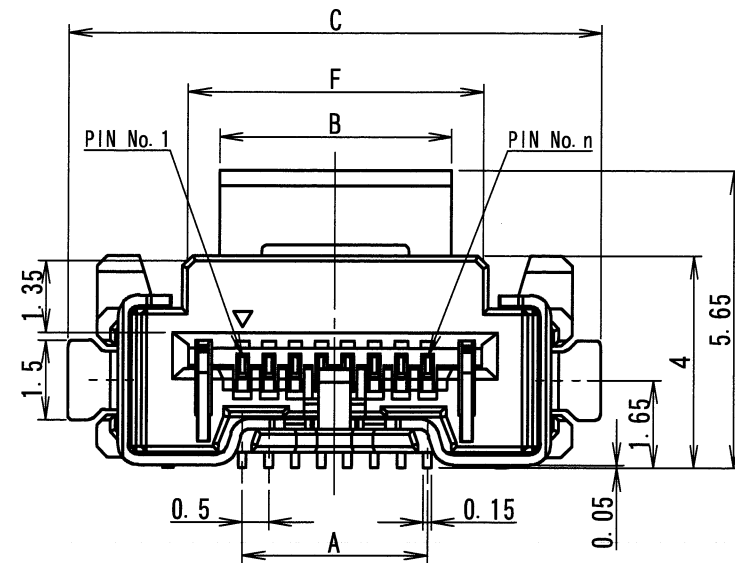
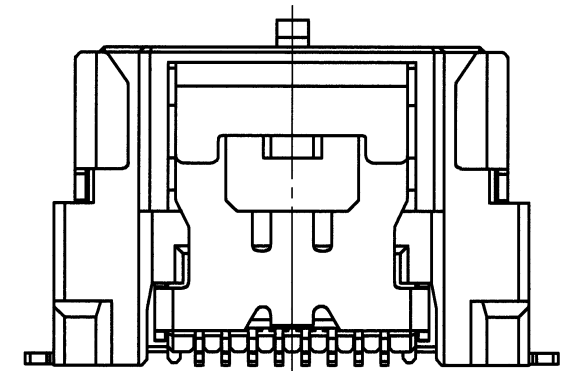
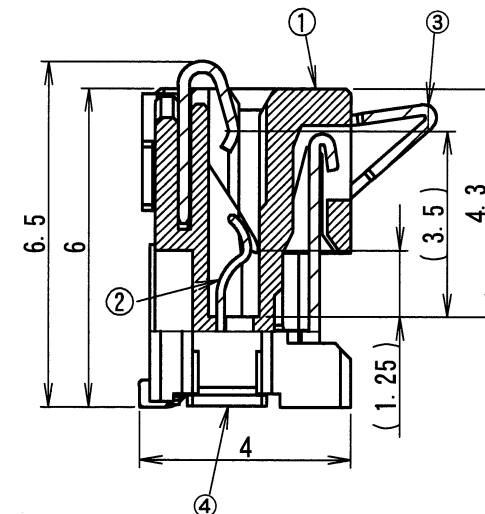




極数 CKT	製品番号 PRODUCTS No.	A	B	C	D	E	F	GND
8	11600S-08C-GFN4	3.5	4.4	10.1	9.0	6.3	5.6	有 WITH
10	11600S-10C-GFN4	4.5	5.4	11.1	10.0	7.3	6.6	
15	11600S-15C-GFN4	7.0	7.9	13.6	12.5	9.8	9.1	



NOTE
1. コプラナリティ/COPLANARITY : 0.1 MAX.

2. 本製品は、錫めっきを施しておりますので、ウィスカが発生する可能性が御座います。その為、ウィスカ発生に対する保障は困難であり、御社にて御判断の上御使用を御願いたします。 This product utilizes lead-free tin plating. Any product with lead-free tin plating is susceptible to tin whisker. Iriso provides no assurances against the growth of tin whisker even under normal operating conditions. Customers assume all responsibility for any product failures due solely to the growth of tin whiskers.
※信号端子は金メッキを施している為、ウィスカの発生は御座いません。
Signal terminal because it is gold-plated, whisker does not occur.

							MATERIAL 材質	GENERAL TOLERANCES 一般公差	SCALE 尺度 N/A	UNIT 単位 mm	TITLE 名称	
							①ハウジング : LCP樹脂 自然色 (UL94 V-0) HOUSING : LCP NATURAL (UL94 V-0)	DIM 寸法 ± 0.3	DR '16-9-5 A. Miura	DSN '15-9-28 A. Miura	EDP No	
							②コンタクト : コルソン合金 CONTACT : COLSON ALLOY	ANGLE 角度 ±	CHK '16-9-6 J. Taban	APP '16-9-6 J. Taban	PARTS No 部番	
							③仮保持端子 : リン青銅 HALF LOCK CONTACT : PHOSPHER BRONZE		IRISO ELECTRONICS CO., LTD イリス電子工業株式会社			
							④補強金具 : リン青銅 METAL FLANGE : PHOSPHER BRONZE					
							FINISH 仕上げ	3RD. ANG. PROJ. 三角法 				
	52326	RELEASED	A.M	J.T	'16-9-5		②ニッケル下地めっき/OVER NICKEL PLATE : 2μm MIN. 接点部金めっき/CONTACT Au PLATE : 0.1μm MIN.		IMSA-11600S-**C-GFN4			
	—	SKETCHED	A.M	J.T	'15-9-28		③ニッケル下地めっき/OVER NICKEL PLATE : 1.5~3.5μm 銅半光沢めっき/TIN MATT PLATE : 3μm MIN.		DWG No 図番			
LTR 記号	ECN No	REVISION RECORD 記 事	DR	CHK	DATE 年月日		④ニッケル下地めっき/OVER NICKEL PLATE : 1.5~3.5μm 銅半光沢めっき/TIN MATT PLATE : 3μm MIN.				REV.	
											110-411600-199	1

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。