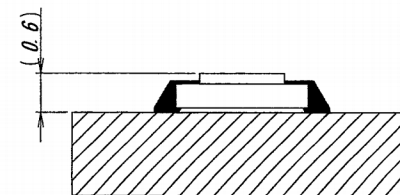
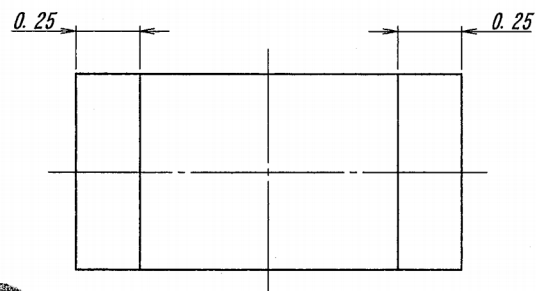
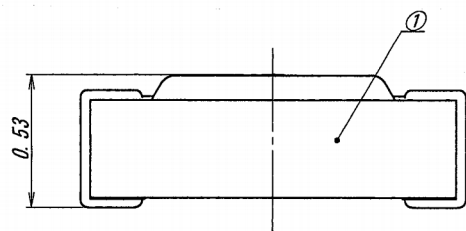
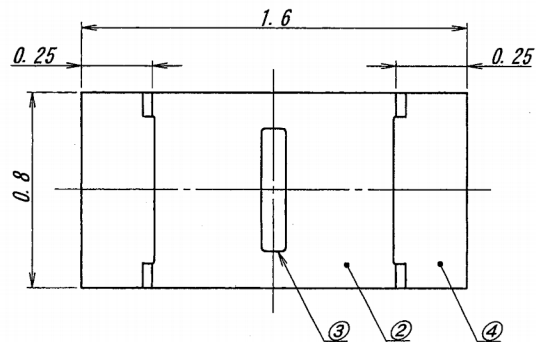
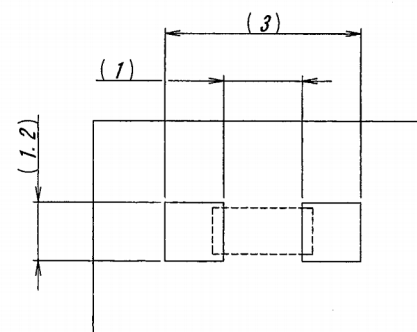


A B C D E F G H



実装状態  
After Mounted and Soldered



参考ランドパターン  
Reference Land Pattern

|                                                                                     |  |  |  |                                                                                                             |  |                                                               |  |                                                                                                                                    |                         |                                                                                              |                      |  |
|-------------------------------------------------------------------------------------|--|--|--|-------------------------------------------------------------------------------------------------------------|--|---------------------------------------------------------------|--|------------------------------------------------------------------------------------------------------------------------------------|-------------------------|----------------------------------------------------------------------------------------------|----------------------|--|
| <div><div>ISSUED</div><div>15.3.-6</div><div>IRISO</div><div>ENG. DEPT.</div></div> |  |  |  | MATERIAL 材質<br>① セラミックス CERAMICS<br>② 樹脂 RESIN<br>③ マーキング MARKING<br>④ 電極 ELECTRODE                         |  | GENERAL TOLERANCES 一般公差<br><br>DIM 寸法 ± 0.2<br><br>ANGLE 角度 ± |  | SCALE 尺度 $\neq$<br>UNIT 単位 mm<br>DR '13.9.5 DSN '13.9.5<br>K・Horiuchi K・Horiuchi<br>CHK '13.9.5 APP '13.9.5<br>Y. Sugaya Y. Sugaya |                         | TITLE 名称 1608 Size<br>6802シリーズ ESDプロテクターチップ VA版<br>SERIES 6802 ESD PROTECTOR CHIP VA Version |                      |  |
| FINISH 仕上げ<br><br>下地: ニッケルめっき UNDER Ni PLATE<br>表面: スズめっき Sn PLATE                  |  |  |  | 3RD. ANG. PROJ. 三角法<br> |  | IRISO ELECTRONICS CO., LTD<br>イリソ電子工業株式会社                     |  |                                                                                                                                    | EDP No                  |                                                                                              | PARTS No 部番 6802-01C |  |
| 49385 RELEASED K・H Y-S '13.9.5<br>ECN No REVISION RECORD DR CHK DATE 年月日            |  |  |  |                                                                                                             |  |                                                               |  |                                                                                                                                    | DWG No 図番 IMSA-6802-01C |                                                                                              | REV. 0               |  |

DO NOT SCALE DRAWING.  
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。

REDUCED COPY