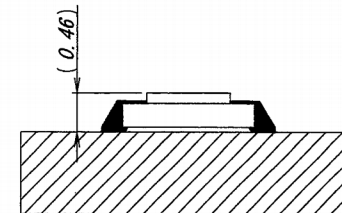
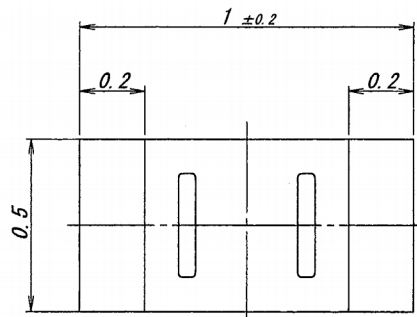
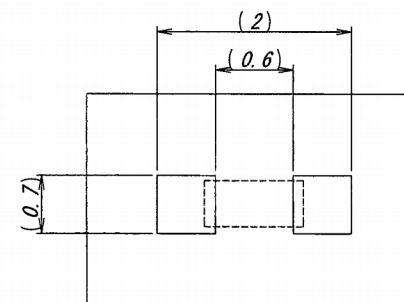
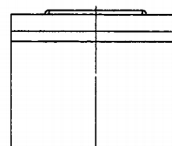
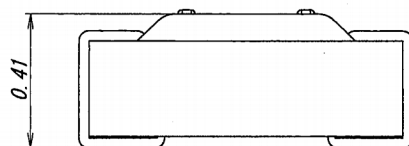


A B C D E F G H



実装状態

After Mounted and Soldered

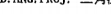


参考ランドパターン

Reference Land Pattern

ISSUED

15.3.-6

15.3.-6 IRISO ELECTRONICS CO., LTD.					MATERIAL 材質		GENERAL TOLERANCES 一般公差		SCALE 尺度 $\neq$		UNIT 単位 mm		TITLE 名称 1005 Size 6803シリーズ ESDプロテクターチップ SERIES 6803 ESD PROTECTOR CHIP		
△	△	△	△	△	①セラミックス ②樹脂 ③電極	CERAMICS RESIN ELECTRODE	DIM 寸法 ± 0.1	DR '13.11.15 S. Watanabe	DSN '13.11.15 S. Watanabe	EDP No					
△	△	△	△	△			ANGLE 角度 ±	CHK '14.01.20 Y. Suganuma	APP '14.01.20 Y. Suganuma	PARTS No 部番		6803-01C			
△	△	△	△	△	FINISH 仕上げ		3RD. ANG. PROJ. 三角法	IRISO ELECTRONICS CO., LTD IIY電子工業株式会社		DWG No 図番		IMSA-6803-01C		REV. 0	
△	△	△	△	△	③下地: ニッケルめっき 表面: スズめっき	UNDER Ni PLATE Sn PLATE									
△	△	△	△	△	49399 ECN No	RELEASED REVISION RECORD	S. W	Y. S	'13.11.15 DATE						
△	△	△	△	△	LTk 記号										

DO NOT SCALE DRAWING.

THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。

REDUCED COPY