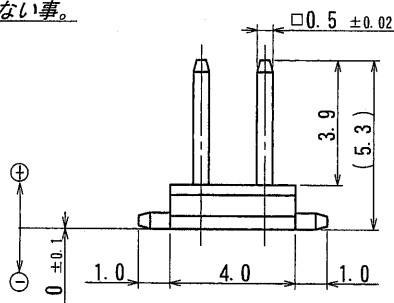
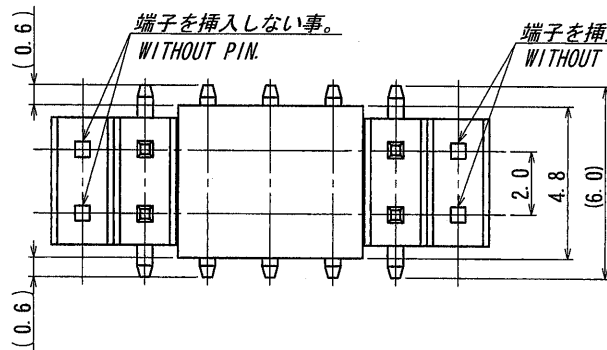
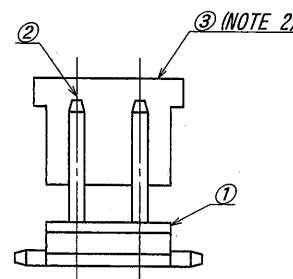
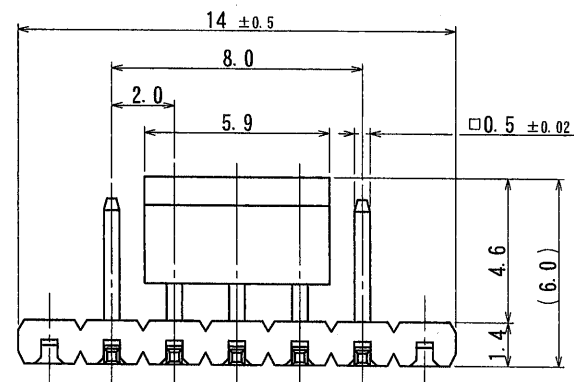
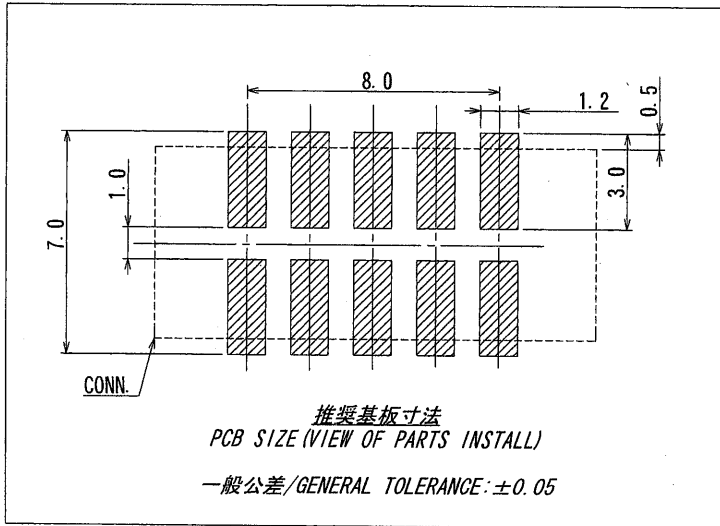


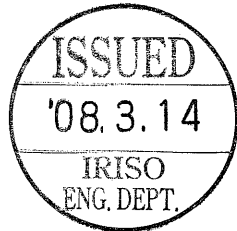


キャップ嵌合前図
BEFORE MATING THE CAP



NOTE

- テールコプラナリティ/COPLANARITY: 0.12mmMAX.
- キャップ位置/THE CAP:
製品中央に取り付けてある事。
MATED ON THE CENTER OF THE PRODUCT.



△						MATERIAL 材質	GENERAL TOLERANCES 一般公差	SCALE 尺度	UNIT 単位	TITLE 名称
△						①ハース/BASE:ガラス入り46ナロン樹脂/GLASS FILLED 46NYLON	DIM 寸法 ± 0.3	DR '08-3-12	DSN '03-9-9	9261シリーズ ピンヘッダー
△						自然色(アイリ)/NATURAL (IVORY). UL94V-0	ANGLE 角度 ±	J. Doi	Funayama	SERIES 9261 PIN HEADER
△						②端子/PIN:黄銅/BRASS		CHK '08-3-12	APP '08-3-13	EDP No
△						③キャップ/CAP:ガラス入り66ナロン樹脂/GLASS FILLED 66NYLON		M. TAKAGI	U. Sawak	PARTS No 部番
△						灰色/GLAY. UL94V-0				9261B-2-10Z043-PT1
△						FINISH 仕上げ	3RD. ANG. PROJ. 三角法			DWG No 図番
△						②:前めっき/PRE-PLATE		IRISO ELECTRONICS CO., LTD		REV.
△						ニッケル下地めっき/OVER NICKEL PLATE 1.0μm.		イリス電子工業株式会社		/
△						スリッパめっき/TIN REFLOW PLATE 2.0μm.				IMSA-9261B-2-10Z043-PT1
△	8/16/08	REVISED	T.D. MT	'08-3-12						
△	LIR 記号	ECN No	REVISION RECORD 記	DR	CHK	DATE 年月日				

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリス電子工業 (株) の所有する情報を含むもので当社の許可なく複製を禁止する。