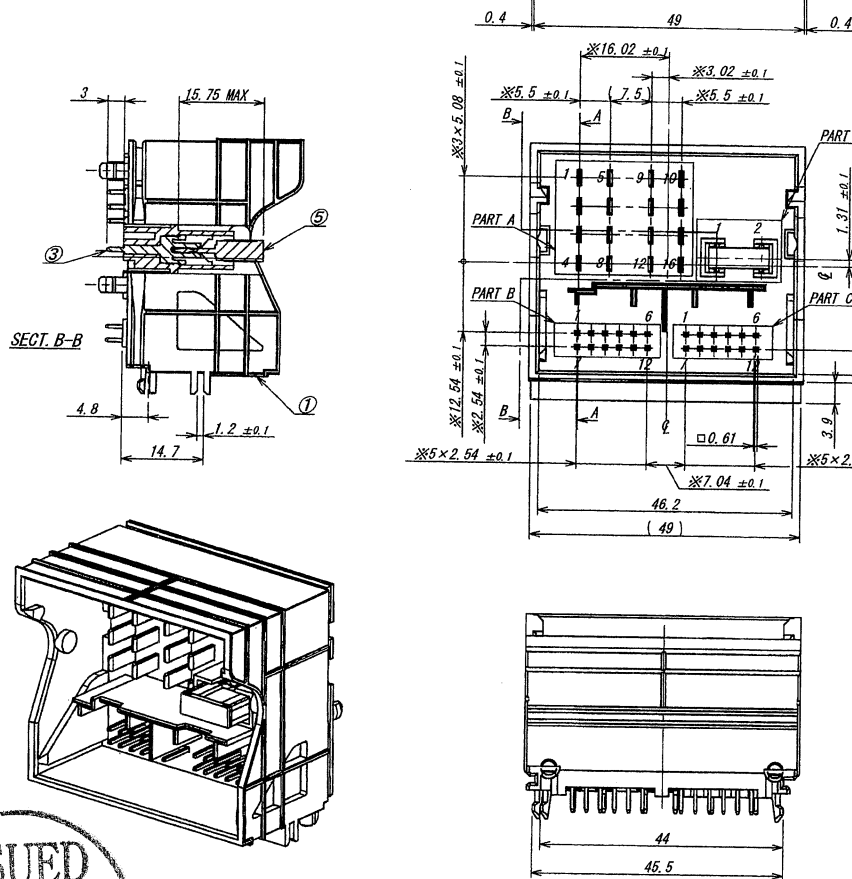


仕様
1. ※印部は根元管理とする。

NOTE
1. ※: AT BOTTOM



ポスト挿入位置 (POST INSERT POSITION): ○ポスト有り (WITH POST)																										
PART A																										
IRS No.	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16										
9472B-42BJ-PT1	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○										
ピン、コンタクト挿入位置 (PIN, CONTACT INSERT POSITION): ○有り (WITH PIN, WITH CONTACT)																										
PART B												PART C				PART D										
1	2	3	4	5	6	7	8	9	10	11	12	1	2	3	4	5	6	7	8	9	10	11	12	1	2	
○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○

一般公差: ± 0.1
穴位置公差: $\pm 0.2 Y Z$
GENERAL TOLERANCE: ± 0.1
HOLE TOLERANCE: $\pm 0.2 Y Z$

推奨基板取り付け寸法 ($t=1.6$)
MOUNTING DIMENSION FOR PCB

ISSUED

13.5.-9

IRISO
ENG. DEPT.

MATERIAL 材質
①ベース: 66F17N GF30% 黒色 UL94 V-0
BASE: PA66 GF30% BLACK UL94 V-0
②ポスト/POST: 黄銅/BRASS ($t=0.8$)
③コンタクト/CONTACT: 黄銅/BRASS ($t=0.7$)
④ピン/PIN: 黄銅/BRASS ($\square 0.61$)
⑤ヒューズ/FUSE: 15A

FINISH 仕上げ
②③ニッケル下地めっき/OVER Ni PLATED $0.5 \sim 2 \mu m$.
半光沢鍍めっき/TIN MATT PLATED $3 \sim 6 \mu m$.
④ニッケル下地めっき/OVER Ni PLATED $1 \mu m$ MIN.
鍍めつきリフロー処理/TIN PRE-PLATED $2 \mu m$ MIN.

GENERAL TOLERANCES 一般公差

DIM 寸法 ± 0.3
ANGLE 角度 $\pm$

3RD. ANG. PROJ. 三角法

SCALE

13-4-25

Shenghui

13-4-11

Shenghui

13-4-25

Shenghui

IRISO ELECTRONICS CO., LTD

IRISO 電子工業株式会社

UNIT

mm

13-4-11

Shenghui

13-4-25

Shenghui

IRISO ELECTRONICS CO., LTD

IRISO 電子工業株式会社

TITLE 名称

9472シリーズ ピンヘッダー

SERIES 9472 PIN HEADER

EDP No

9472B-42BJ-PT1

IMSA-9472B-42BJ-PT1

REV.

0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業 (株) の所有する情報を含むもので当社の許可なく複製を禁止する。