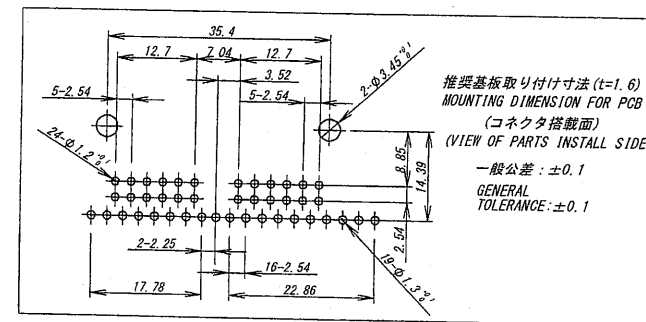
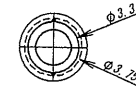
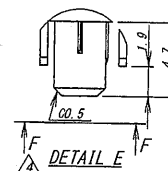
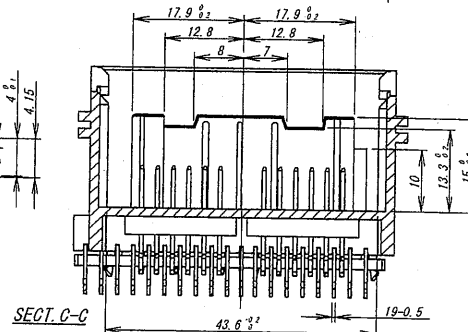
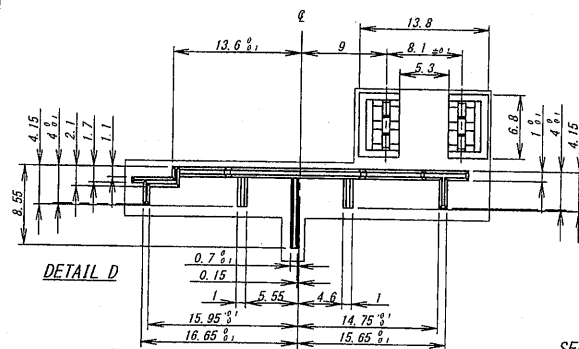
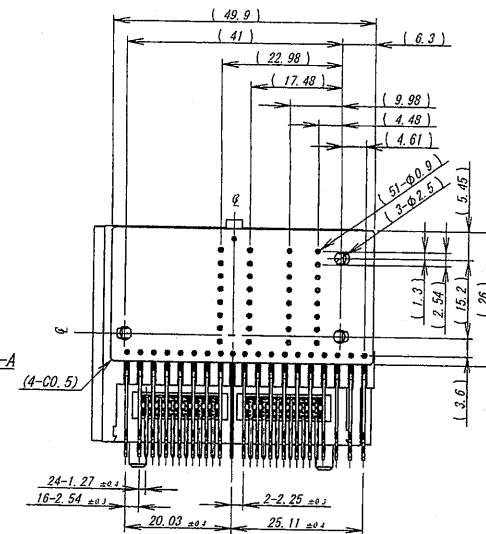
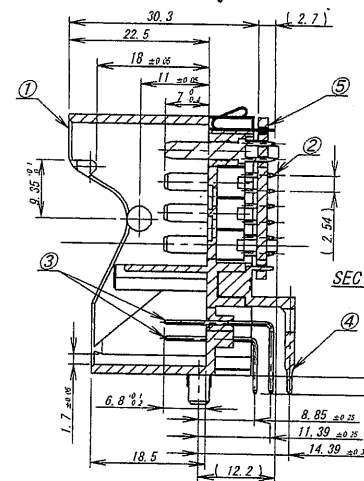
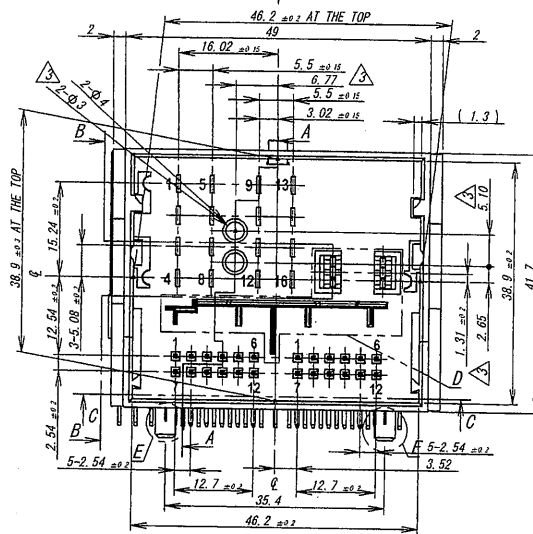
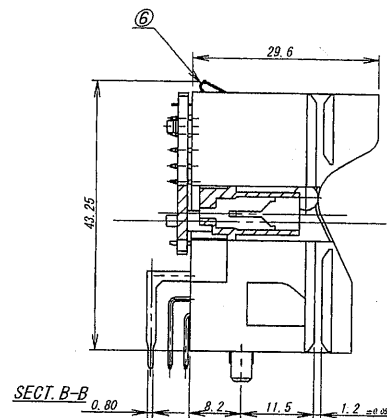
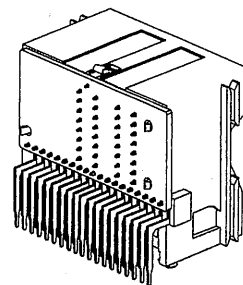
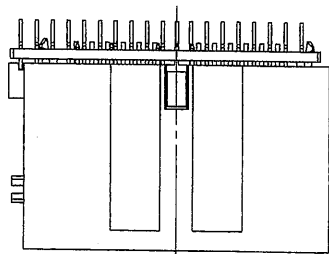
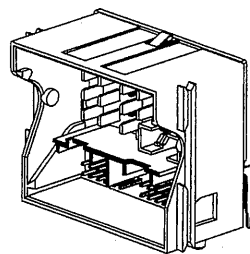




				MATERIAL 材質	GENERAL TOLERANCES 一般公差	SCALE 尺度	UNIT 単位	TITLE 名称
				① ベース : 66+10/-8樹脂 GF30% 黒色 UL94V-0 BASE PABG (GF30%) BLACK UL94V-0 ② ポスト/POST : 黄銅/BRASS (t=0.61) ピン/PIN : 黄銅/BRASS (L70, G4) ③ ポスト/POST : 黄銅/BRASS (t=0.5) ④ PCB : UL94V-0 (t=1.6) ⑤ ケット端子/CONTACT: シン青銅/PHOSPHOR BRONZE (t=0.25)	DIM 寸法 ± DIN ANGLE 角度 ± 16901-130	DR / '10-2-2 <i>Shenghui</i>	mm DSN '08-10-21 <i>Shenghui</i>	9472シリーズ ピンヘッダー SERIES 9472 PIN HEADER
				FINISH 仕上げ ②線前めっきリフロー処理/TIN PRE-PLATED 1.0~1.5μm ③ニッケル下地めっき/OVER NICKEL PLATE 1.0μMIN. ④ニッケル上地めっき/TIN REFLOW PLATE 2.0μMIN. ⑤半光沢めっき/TIN MAT PLATE 2~3μm ⑥線前めっきリフロー処理/TIN PRE-PLATED 0.8~1.5μm	3RD. ANG. PROJ. 三角法 	CHK <i>10-2-3</i> <i>H. Nakamura</i>	APP '10-2-3 <i>Y. Nakamura</i>	EDP No.
LTR 記号	E/CN No.	REVISION RECORD 改訂記録	DR CHK DATE 年月日			IRISO ELECTRONICS CO., LTD イリス電子工業株式会社		PARTS NO 部番 9472B-60Z27-TM DWG No 図番 IMS A-9472B-60Z27-TM
								REV. 4

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する

REDUCED COPY